

Fiche de poste

Ingénieur(e) de développement en architectures matérielles

Contexte

L'ingénieur(e) recruté(e) évoluera au sein de l'équipe-projet GRANIT de l'IRISA et intégrera la cellule de développement matériel et logiciel embarqué. Le poste est à pourvoir sur Lannion (22).

L'équipe mène une activité de recherche importante dans le domaine des communications numériques associées aux systèmes optiques très haut débit. Les travaux portent notamment sur la mise en œuvre de couches logicielles et matérielles permettant des communications flexibles et reconfigurables. Les systèmes optiques étant soumis à de fortes contraintes débits/latences, l'optimisation des algorithmes en tenant compte les architectures matérielles et logicielles est un enjeu majeur.

Le poste proposé est un CDD de 12 mois à compter du 01/09/22, pouvant être renouvelé.

Profil visé

Vous êtes ingénieur(e) ou docteur(e) en électronique numérique. Vous avez de bonnes compétences en développement FPGA qui s'appuient sur un socle de connaissances techniques parmi celles citées ci-dessous, autorisant une adaptabilité aux différents travaux proposés. Vous évoluerez au sein d'une petite équipe dynamique de développeurs sur des projets innovants dans le cadre d'un laboratoire de recherche publique en lien étroit avec les entreprises. Vous appréciez le travail en équipe mais vous êtes capable d'autonomie et d'esprit d'initiative.

Compétences

Langages : C, C++, Matlab, Python, Julia, VHDL, Verilog

Traitement du signal, Communication numérique

Architecture matérielle FPGA

Électronique analogique et numérique, des connaissances en optique seraient un plus

Carte électronique

Salaire : 2000 à 2400€ net par mois selon expérience

Contacts

Olivier Berder : Olivier.berder@irisa.fr tél. : 02 96 46 93 45

Pascal Scalart : pascal.scalart@irisa.fr tél : 02 96 46 90 74

Robin Gerzagnet : robin.gerzagnet@irisa.fr tel: 02 96 46 90 09

<https://www-granit.irisa.fr>